

LimeSDR Mini

- Plataforma de hardware para el desarrollo y creación de prototipos de diseños digitales y de RF de alto rendimiento y uso intensivo de lógica que utilizan el transceptor RF LMS7002M de Altera y MAX 10 FPGA.
- Si bien la mayoría de los SDR han permanecido en el dominio de los expertos en protocolos y RF, el LimeSDR Mini puede ser utilizado por cualquiera que esté familiarizado con la idea de una tienda de aplicaciones: es el primer SDR que se integra con Snappy Ubuntu Core. Esto significa que puede descargar fácilmente nuevas aplicaciones LimeSDR de desarrolladores de todo el mundo.
- La plataforma LimeSDR Mini ofrece a los estudiantes, inventores y desarrolladores un dispositivo inteligente y flexible para manipular señales inalámbricas, para que puedan aprender, experimentar y desarrollarse sin la funcionalidad limitada y los dispositivos propietarios caros.

Technical Specifications

RF Transceiver: Lime Microsystems LMS7002M

FPGA: Intel Altera MAX 10 (10M16SAU169C8G)

- 169-Pin FPGA Package
- 16K Ls
- 549KB M9K Memory
- 2,368KB User Flash Memory
- 4X Fractional Phase Locked Loops (PLLs)
- 45X 18X18-Bit Multipliers
- 130X General Purpose I/O (GPIO) Single Supply Voltage
- Flash Feature

- FPGA Configuration Via JTAG

EEPROM Memory: 2X 128KB for RF Transceiver MCU Firmware & Data

Flash Memory: 1X 4MB Flash Memory For Data

General User Inputs/Outputs:

- 2X Dual Color (Red + Green) LED
- 8X FPGA GPIO Pinheader (3.3V)

Connectivity:

- USB 3.0 Type-A (FTDI FT601 Controller)
- 2X Coaxial RF (SMA) Connectors
- U.FL Connector For External Clock Source
- FPGA GPIO Headers
- FPGA JTAG Connector

Clock System:

- 30.72MHz Onboard VCTCX0
- Possibility To Tune VCTCX0 With Onboard DAC
- External Clock Input Via U.FL Connector

